

# INF-245: Arquitectura y organización de computadores

## Experiencia 2 “Flip flops”

Rey Valdés  
201573078-4

- 
- Problema 1: El primero tiene 14 pines y el 2do 16, siendo faltante la

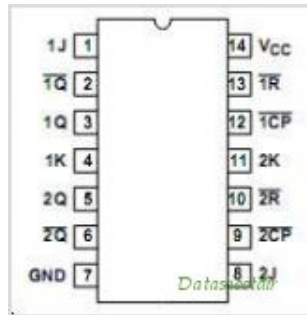


Figure 1: Chip CD74HC107E

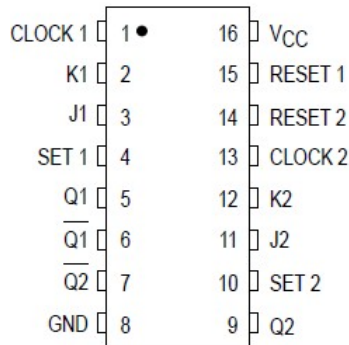


Figure 2: Chip MC74HC112N

parte de set y ya que son 2 flip flops por chip, faltan esos 2 pines.

- Problema 2:

Con un simple doble negado al and, se representa como un nand negado, el cual se forma con 2 nands, ya que el primero recibe un A y B y su resultado se vuelve a pasar por un nand el cual invierte (niega) su estado.

- Problema 3:

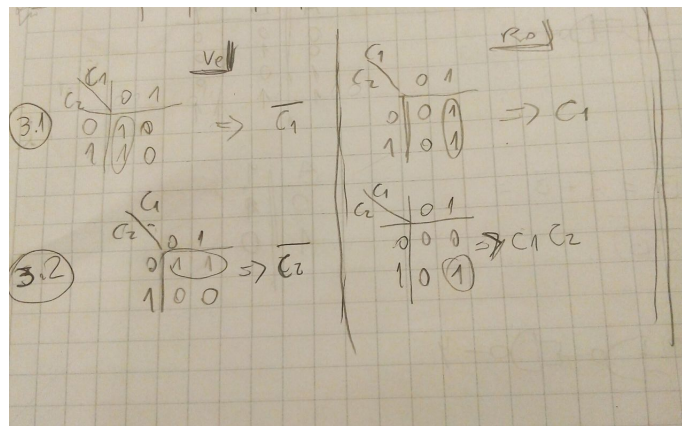


Figure 3: mapa de karnaugh

- Problema 4:

El 23 es el clock que sirve en este caso para los flip flops, y el 40 al parecer no tiene una funcion predefinida pero es programable.

- Problema 5: Las salidas serian  $Q_0$  y  $Q_1$  que decodificadas son 0, 1, 2, 3.

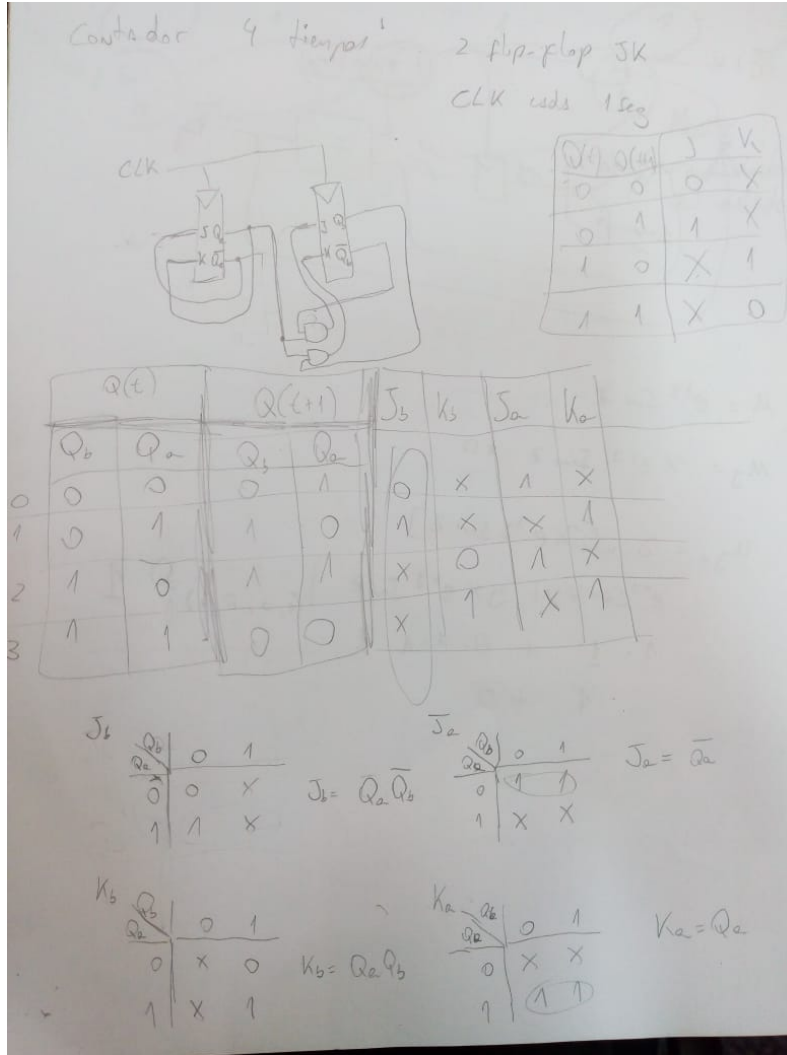


Figure 4: mapa de karnaugh

O sea 4 tiempos